

PROGRAMA 46OE

C15.I05 DESPLIEGUE DE INFRAESTRUCTURAS DIGITALES TRANSFRONTERIZAS.

I+D+I+DIGITALIZACIÓN

1. DENOMINACIÓN DEL COMPONENTE

Conectividad digital, impulso a la ciberseguridad y despliegue del 5G: PERTE de microelectrónica y semiconductores (PERTE Chip).

2. DESCRIPCIÓN GENERAL DEL COMPONENTE

El Consejo de Ministros del día 24 de mayo de 2022 aprobó el PERTE de microelectrónica y semiconductores (PERTE Chip) para situar a España como país de referencia en el diseño y fabricación de chips.

3. PRINCIPALES OBJETIVOS DEL COMPONENTE

El PERTE Chip se desarrolla en torno a cuatro ejes estratégicos, que abarcan todos los eslabones de la cadena de valor, desde el diseño a la fabricación, y se configura como una iniciativa estratégica que pretende desarrollar las capacidades de diseño y producción de la industria de microelectrónica y semiconductores de nuestro país de manera que se genere un importante efecto multiplicador, no solo en los sectores tecnológicos, sino en el conjunto de la economía española.

4. DESCRIPCIÓN DE LA INVERSIÓN

Dentro de los cuatro ejes en que se articula el PERTE, el Ministerio de Ciencia e Innovación participará en 2023 en principal medida en el primer eje orientado al refuerzo de las capacidades de I+D+i con foco en los microprocesadores de vanguardia y de arquitecturas alternativas y la fotónica integrada, a través una gama variada de proyectos que incluyen, entre otras, actuaciones en superordenadores, proyectos relacionados con nanofabricación y encapsulado e investigación sobre semiconductores, así como inversiones en infraestructuras de investigación relacionadas.

5. COSTE DE LA INVERSIÓN Y DISTRIBUCIÓN ANUALIZADA

(miles de euros)

Periodificación	2020	2021	2022	2023	2024	2025	2026	Total
Coste del Mecanismo	--	--	--	100.000,00			--	100.000,00
Otra financiación	--	--	--				--	--
Total	--	--	--	100.000,00			--	100.000,00

6. HITOS Y OBJETIVOS DE LA INVERSIÓN

Nº	Medida	Hito/ objetivo	Nombre	Indicadores cualitativos para los hitos	Indicadores cuantitativos para los objetivos			Tiempo		Descripción de cada hito y objetivo
					Unidad	Valor de referencia	Meta	Tr	Año	
									2023	Refuerzo de las capacidades de I+D+i con foco en los microprocesadores de vanguardia y de arquitecturas alternativas y la fotónica integrada..

7. CENTRO GESTOR RESPONSABLE

- Ministerio de Ciencia e Innovación.